

## **Curriculum vitae- Resume**

### **A. DATOS PERSONALES:**

Nombre: Víctor Hugo Zárate Silva  
Lugar de Residencia: Cuernavaca Morelos  
Teléfono: (777) 3620800 ext. 1934  
Correo electrónico: vzarate@itesm.mx  
Lugar de Nacimiento: Nochixtlán Oaxaca, México  
Nacionalidad: Mexicano  
Estado Civil: casado

### **B. DATOS LABORALES:**

- 1) Cargo: Profesor Investigador de 1991 a la fecha.  
Institución: Instituto Tecnológico y de Estudios Superiores de Monterrey. Campus Cuernavaca. México. Departamento de Tecnologías de Información y Mecatrónica.
- 2) Cargo: Investigador , de 1986 a 1991 Institución: Instituto de Investigaciones Eléctricas. Cuernavaca Morelos. México. Departamento: Electrónica. Domicilio Laboral: Internado Palmira S/N, Lomas de Cuernavaca. Cuernavaca Morelos, México. C.P.62589

### **C. FORMACION ACADEMICA:**

1. Doctor-Ingeniero en Computación (1995). Ecole National d'Informatique et Mathematiques Appliquees (ENSIMAG) Institut National Polytechnique de Grenoble (INPG), Francia
2. Maestría en Computación (Diplome d'Etudes Approfondies) (1983). Ecole National d'Informatique et Mathematiques Appliquees (ENSIMAG) Institut National Polytechnique de Grenoble (INPG), Francia
3. Ingeniero en Electrónica y Comunicaciones (1991). Universidad Iberoamericana. México D.F.

### **D. FORMACION DE RECURSOS HUMANOS:**

Más de 20 tesis de maestría en ciencias computacionales (MCC) concluidas  
Tres tesis de doctorado en ciencias computacionales concluida  
2 tesis de doctorado en ciencias computacionales (DCC) en proceso  
1 tesis de maestría en ciencias computacionales (MCC) en proceso

Cursos de licenciatura impartidos: Sistemas Distribuidos Dedicados, Proyectos de Ingeniería Computacional y Mecatrónica, Microprocesadores I, II, III, Circuitos Eléctricos, Arquitectura de Computadoras.

Cursos de maestría y doctorado impartidos: Sistemas Distribuidos, Comunicación de Datos, Sistemas de Comunicación, Interacción Humano Computadora, Sistemas Distribuidos Cooperativos, Diseño de Sistemas Tiempo Real, Aplicaciones de lógica difusa, Sistemas Basados en Microprocesadores